

(19) 日本国特許庁 (J P)

(12) 公開特許公報(A)

(11)施設出張公費手帳

特圖平9-319498

(43) 公■目 平成9年(1997)12月12日

(51) Int Cl.
G 0 6 F 3/03

識別記号 廈內整修番号
325
310

P I
G-65 E 3/M

技術表示箇所

新宿区立図書館 2011.01.10

(2) 出廠編號： 諸暨玉8-138351

(22)出席日 平成8年(1996)5月31日

卷之三

（7）田畠人 000015078

株式会社東芝
神奈川県川崎市中原区舟岡1-10-2

(22) 痘痘症 白热 白疮

東京都青梅市末広町2丁目9番地 株式会社東京電機

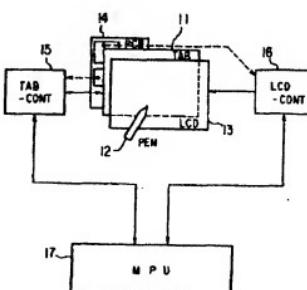
(74)代理人 姚理士(浙江)有限公司

(54) 【音頭の名跡】 バン入り情報整理結果

(5) [西药]

【課題】本分明は、ペン入力の情報処理機器に於いて、タブレットに必要なコントロール回路をLCDに必要なドライバ回路とを單一基板上に纏めてタブレットとLCDに必要な統合面積を削減し、装置全体の構成を簡素にかつコンパクト化とともに、接続ケーブル具を削減してノイズを抑えタブレットの駆動検出精度を向上させます。

【解決手段】タブレット（TAB）11をディスプレイバル（LCD）13と表示制御プリント基板（PCB）14で挟み一体化したベン入力モジュールの構造に加えて、タブレット（TAB）11の削除を行なうタブレット制御回路（TAB-CONT）15、及びディスプレイバル（LCD）13を駆動制御する表示制御回路（LCD-CONT）16を同一のプリント基板上に実装した構造を特徴とする。



【特許請求の範囲】

【請求項1】 表示パネルと、当該表示パネルを駆動制御する表示制御回路が実装されたプリント基板とをもつ表示装置と、座標検出手出のタブレットと、当該タブレットを駆動する制御回路とを備えたペン入力情報処理装置に於いて、前記表示装置の制御回路が実装されたプリント基板に前記タブレットの制御回路を実装してなることを特徴とするペン入力情報処理装置。

【請求項2】 表示装置の制御回路とタブレットの制御回路とを実装したプリント基板と情報処理装置本体とを1本の接続ケーブルで回路接続した請求項1記載のペン入力情報処理装置。

【請求項3】 表示装置の制御回路とタブレットの制御回路とを実装したプリント基板とタブレットの裏面に重ねて配置し、タブレットを表示パネルとプリント基板との間に挟み込む構成とした請求項1又は2記載のペン入力情報処理装置。

【請求項4】 タブレットとプリント基板との間に、シールド部材を介在した請求項1記載のペン入力情報処理装置。

【請求項5】 表示装置と、プリント基板で構成された座標検出手出のタブレットとを備えたペン入力情報処理装置に於いて、前記タブレットの制御回路を前記タブレットを構成するプリント基板に設けたことを特徴とするペン入力情報処理装置。

【請求項6】 タブレットを構成するプリント基板に表示用ドライバを接続し、タブレットを構成するプリント基板上に表示装置の制御回路を設けた請求項5記載のペン入力情報処理装置。

【請求項7】 タブレットを構成するプリント基板と表示装置との間をTCP/IPにより回路接続し、TCP/IPに表示用ドライバを接続し、タブレットを構成するプリント基板上に表示装置の制御回路を設けた請求項6記載のペン入力情報処理装置。

【請求項8】 表示装置の制御回路とタブレットの制御回路とを実装した、タブレットを構成するプリント基板と、情報処理装置本体とを1本の接続ケーブルで接続した請求項6又は7記載のペン入力情報処理装置。

【請求項9】 表示面と座標検出手出を兼ね合せた情報入力装置において、前記表示面及び座標検出手出面に回路基板を重ね合わせ、当該回路基板に前記表示面を駆動制御する制御回路と前記座標検出手出の入力制御を行なう制御回路とを設け、座標検出手出面をもつ情報入力装置を单一モジュール化したことと特徴とする情報入力装置。

【請求項10】 表示パネルの下面にタブレットを挟んで回路基板を設け、当該回路基板に前記表示パネルを駆動制御する制御回路と、前記タブレットを駆動制御する制御回路とを設けて、表示装置を備えた座標入力機構を单一モジュール化したことと特徴とする座標入力装置。

【請求項11】 表示パネルの下面にタブレットを構成するプリント基板を設け、当該プリント基板に前記表示パネルを駆動制御する制御回路と前記タブレットを駆動制御する制御回路とを設けて、表示機能を備えた座標入力機構を单一モジュール化したことを特徴とする座標入力装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、座標位置指定による操作入力機能を備えた情報処理装置に適用される情報入力装置に係り、特にLCD方式の透過型表示パネルとタブレットを一体化したペン入力機構を備えた情報処理装置に適用して好適な情報入力装置及びペン入力情報処理装置に関する。

【0002】

【従来の技術】 ペンを入力手段の1つとして備えた情報処理装置に於いては、タブレットまたはデジタイザと呼ばれる入力装置を用いることで、ペン先端部を情報処理装置に入力している。

20 【0003】 この種座標入力装置に用いられるタブレットには、現在、様々な方法が開発されているが、代表的なものとして、抵抗膜方式（または感圧方式とも呼ぶ）、電磁誘導方式、静電結合方式等の3方式が一般に広く实用化されている。

【0004】 これらのタブレットにはそれぞれ特徴があるが、電磁誘導方式は、タブレットが表示装置（例えばLCD）の下側に位置しているため液晶表示面の表示がタブレットによって妨げられない、ペンをコードレス化できる、座標検出精度が高い等の理由から、特にペン入力情報機器等に広く用いられている。

【0005】 この電磁誘導方式について、その概要を説明しておく。電磁誘導方式の原理を図7に示す。電磁誘導方式は、ペン01に高周波源02と送電用コイル03を内蔵し、タブレット面に、センサコイル04を複数設置した構造をしている。ペン01からは内蔵するコイル03に高周波を渡し、このことで磁界が発生する。この磁界をタブレット面に設置されたセンサコイル04が検出し、当該コイル04に電流が発生させる。

【0006】 この電流値は、ペン01に近い、磁界の強い場所に設置されているセンサコイル04には大きな電流が流れ、ペン01から遠い磁界の弱い場所に設置されているセンサコイル04には小さな電流が流れることにより、この電流値の大小関係からペン先の座標がどこに位置するかを決定する。座標検出はそれぞれX座標、Y座標について行ない、このXY座標の値をペン先の座標値とする。

【0007】 図7では原理説明のためX方向のみ3個のセンサコイルを配置した図を示しているが、実際は表示面面サイズに対応して、または横出幅度の向上をさせることにより多くのコイルを配置しており、Y方向にも同

様のコイルを配置させている。また座標検出精度を上げる理由からセンサコイル04は図8に示すように重ねて配置される場合もある。尚、図中、05はコイル切り換え回路、06は受信回路である。

【0008】この電磁誘導方式のタブレットに於いては、タブレット基板とは別にタブレット制御回路が必要である。この制御回路は、図9に示すように、情報処理装置の本体側の基板（メイン基板）に搭載されていたり、又は図10で示すように、タブレットに専用のタブレット用小基板として搭載されている。

【0009】このコントローラ（制御回路）とタブレットとの回路接続は、図9又は図10に示すように、フラットケーブル等で行ない、コントローラを搭載した基板が情報処理装置本体へ組み込まれていた。

【0010】

【発明が解決しようとする課題】上記したように、ペンを入力装置とした情報処理装置に於いては、ペン入力用にタブレット基板を備え、表示装置としてLCD等を搭載している。タブレット装置には、タブレット基板とタブレット制御用回路が必要であり、LCD装置には、表示ドライバや電源IC等の制御用回路等が必要であつた。

【0011】このようなシステムに於いては、従来、タブレットの制御用回路がシステム本体のメイン基板に、又、LCDの制御用回路がLCDのPCB（Print Circuit Board：プリント基板）上にそれぞれ搭載されているが、ペン入力の情報処理装置に於いてはタブレットとLCDが一体化されて一つのモジュールとして使用している場合はほとんどであり、従ってこのような構成に於いてはLCDとタブレットのそれぞれに余分な制御用回路の接続スペースが必要となることから、装置全体の構成が複雑化し、部品点数も多く、小型・軽量化、低コスト化等の障害になっていた。

【0012】又、ペン入力の情報処理装置に搭載されているタブレットやLCDは、それぞれがシステム本体の基板とハーネスやフラットケーブル等の接続ケーブルによって接続されている。この際、タブレットは、タブレット基板とタブレット制御回路とをハーネス等で接続しており、又、LCDは、LCDモジュールとシステム本体とをハーネス等で接続していた。

【0013】しかしながらペン入力の情報処理装置に於いては、タブレットとLCDが一体化されて一つのモジュールとして使用している場合がほとんどであり、この際、従来ではタブレットとLCDをそれぞれ個々のハーネスを使用して接続する必要があることから、配線量が多く、構成が複雑で、作業性が悪く、コスト高になっていた。

【0014】又、ペン入力の捲帶型情報処理機器に於いて、電磁誘導方式のタブレット等、タブレット自体が基板で構成されているものについて、タブレットの制御回

路等は、タブレット基板とは別にシステム基板等に搭載していた。

【0015】従って、従来では余分な基板実装面積を必要とし、これに伴い装置全体の実装容積が大きくなり、装置の小型・軽量化を図る上で障害となっていました。更にタブレットとタブレット制御回路との配線が長くなってしまうため、ノイズなどによる影響を受け易く、従って座標検出精度の低下を招く等、種々の問題を有していました。

10 【0016】本発明は上記実情に鑑みなされたもので、ペン入力の情報処理機器に於いて、タブレットに必要なコントロール回路とLCDに必要なドライバ周辺回路とを單一基板上に纏めてタブレットとLCDに必要な総実装面積を削減し装置全体の構成を簡素にかつコンパクト化するとともに、タブレットの基板とタブレット制御回路との接続ケーブル長を短縮して、当該接続ケーブルで始まっているノイズを抑えてタブレットの座標検出精度を向上させることができ、更にタブレット及びLCDの制御回路が搭載された基板とシステム本体との間の回路接続を1本の接続ケーブルで行なうことで、タブレット及びLCDの情報処理装置への組み込み作業を簡素化して生産性の向上が図れるペン入力情報処理装置を提供することを目的とする。

【0017】更に、本発明は、タブレットに必要なコントロール回路とフラットパネルディスプレイに必要なドライバ周辺回路とを單一の基板上に纏めて、当該基板とフラットパネルディスプレイによりタブレットを読み込むことにより、装置全体の構成を簡素化とともに、フラットパネルディスプレイとタブレットとの間に基板を介在させず、タブレットをフラットパネルディスプレイの表面に近接して直接配置できるので、ペンとタブレットとの間の距離を短縮でき、これによりS/N比の向上並びに座標入力精度の向上が図れるペン入力情報処理装置を提供することを目的とする。

【0018】【課題を解決するための手段】本発明は、座標入力面と表示面とが一体化された情報入出力装置、例えばペン入力の情報処理装置において、LCDの制御回路（LCDドライバICや電源回路等）を搭載する基板と同一の基板上に、タブレットの周辺回路とLCDの周辺回路とを含めた全体の基板面積を少なくすることができ、かつ部品点数を削減できることから、コストの低減と、より小型・軽量化した捲帶型の情報処理装置を実現することができる。

【0019】更にLCDとタブレットを一体化したモジュール（ここではペン入力モジュールと称す）を実現し、1つの基板から情報処理装置本体と接続することができるため、部品点数を削減してシステムの製造工程を少なくし、組み立て作業が容易化された情報処理装置を実現することができる。

【0020】又、基板等で実現されているタブレット装置に於いて、前記タブレット基板上にタブレットのコントローラチップ等の制御回路を実装し、更にLCDのドライバ回路や電源回路などのLCD制御回路等も前記タブレット基板上に実装することにより、タブレットとタブレット制御回路を含めたタブレットモジュールを單一タブレット基板上で実現できるため、コントローラとタブレットとの間の余分な配線を無くしてサイズを抑え座標検出精度を向上させることができる。更にLCDの制御回路もタブレット基板上に実装できため、LCDとタブレットのトータルのコストを低減することができる。

【0021】更にLCDとタブレットを一体化したペン入力モジュールからシステム本体への接続を1本のハーネスで行なうことができるでのシステムの製造性を上げ、組み立て作業の簡単な情報処理装置を実現することができる。

【0022】即ち、本発明は、表示パネルと、当該表示パネルを駆動制御する表示制御回路が実装されたプリント基板とをもつ表示装置と、座標検出用のタブレットと、当該タブレットを制御する制御回路とを備えたペン入力情報処理装置に於いて、前記表示装置の制御回路が実装されたプリント基板に前記タブレットの制御回路を実装してなることを特徴とする。

【0023】又、上記ペン入力情報処理装置に於いて、表示装置の制御回路とタブレットの制御回路とを実装したプリント基板と情報処理装置本体とを1本の接続ケーブルで回路接続したことを特徴とする。

【0024】又、上記ペン入力情報処理装置に於いて、表示装置の制御回路とタブレットの制御回路とを実装したプリント基板をタブレットの裏面に重ねて配置し、タブレットを表示パネルとプリント基板との間に挟み込む構成としたことを特徴とする。

【0025】又、本発明は、表示装置と、プリント基板で構成された座標検出用のタブレットとを備えたペン入力情報処理装置に於いて、前記タブレットの制御回路を前記タブレットを構成するプリント基板に接続したことを特徴とする。

【0026】又、上記ペン入力情報処理装置に於いて、タブレットを構成するプリント基板に表示用ドライバを接続し、タブレットを構成するプリント基板に表示装置の制御回路を接続したことを特徴とする。

【0027】又、上記ペン入力情報処理装置に於いて、タブレットを構成するプリント基板と表示装置との間をTCPにより回路接続し、TCPに表示用ドライバを設け、タブレットを構成するプリント基板に表示装置の制御回路を接続したことを特徴とする。

【0028】又、上記ペン入力情報処理装置に於いて、表示装置の制御回路とタブレットの制御回路とを実装した、タブレットを構成するプリント基板と、情報処理装置

置本体とを1本の接続ケーブルで接続したことを特徴とする。

【0029】又、本発明は、表示面と座標検出面を重ね合わせた情報入出力装置に於いて、前記表示面及び座標検出面に回路基板を重ね合わせ、当該回路基板に前記表示面を駆動制御する制御回路と前記座標検出面の入力制御を行なう制御回路とを設け、座標検出入力機能と表示機能をもつ情報入出力装置を單一モジュール化したことを特徴とする。

【0030】又、本発明は、座標入力装置に於いて、表示パネルの下面にタブレットを挟んで回路基板を設け、当該回路基板に前記表示パネルを駆動制御する制御回路と、前記タブレットを駆動制御する制御回路とを設けて、表示機能を備えた座標入力機構を單一モジュール化したことを特徴とする。

【0031】又、本発明は、座標入力装置に於いて、表示パネルの下面にタブレットを構成するプリント基板を設け、当該プリント基板に前記表示パネルを駆動制御する制御回路と前記タブレットを駆動制御する制御回路とを設けて、表示機能を備えた座標入力機構を單一モジュール化したことを特徴とする。

【0032】上記した本発明の構成によれば、タブレット等の座標入力機構の周辺回路とLCD等の表示機構の周辺回路とを含めた全体の基板面積を少なくすることができ、より構造的簡便な情報処理装置を実現することができる。更にLCD等の表示機構とタブレット等の座標入力機構を一体化したペン入力モジュールを実現し、1つの基板から情報処理装置本体と接続することができます。システムの製造工程を少なくし、組み立て作業が簡単な情報処理装置を実現することができる。

【0033】更に上記した本発明の構成によれば、タブレットに必要なコントローラ回路とフラットパネルディスプレイに必要なドライバ周辺回路とを單一の基板上に纏めて、当該基板とフラットパネルディスプレイとによりタブレットを挟み込むことになり、装置全体の構成を簡素化できるとともに、フラットパネルディスプレイとタブレットとの間に基板を介在させず、タブレットをフラットパネルディスプレイの表示面に近接して重ね配置できるので、ペンとタブレットとの間の距離を短縮でき、これによりS/N比の向上並びに座標入力精度の向上が図れる。

【0034】
【発明の実施の形態】以下図面を参照して本発明の実施形態を説明する。まず図1乃至図3を参照して本発明の第1実施形態を説明する。図1は本発明の第1実施形態

によるペン入力情報処理装置の構成を示すブロック図である。

【0035】図1において、1は座標入力装置を構成するタブレット(TAB)であり、ここでは電磁誘導方式のタブレットを例にする。12はタブレット(TAB)11上で入力座標位置を指定する座標入力用のペン(PEN)12である。

【0036】13はタブレット(TAB)11上に重ねて設けられた、例えば液晶ディスプレイにより構成されたディスプレイバネル(LCD)13であり、情報処理装置本体(MPU)17の制御の下に、タブレット(TAB)11上に位置する表示画面に、アイコン、操作ボタン、メッセージ等を含む各種の情報を表示する。

【0037】14はディスプレイバネル(LCD)13との間にタブレット(TAB)11を挟むように、タブレット(TAB)11及びディスプレイバネル(LCD)13に重ねて設けられた制御用のプリント基板(PCB)であり、ここではディスプレイバネル(LCD)13を表示制御制御する表示制御回路16を実装した表示制御用プリント基板(PCB)を対象とし、上記表示制御回路16に加えて、タブレット(TAB)11上のペン入力による座標検出を行なうためのタブレット制御回路15が設けられる。

【0038】15はタブレット(TAB)11上のペン入力による座標検出を行なうためのタブレット制御回路(TAB-CONT)であり、ここでは表示制御回路16を実装した表示制御用プリント基板(PCB)14上に設けられる。

【0039】16は表示制御用プリント基板(PCB)14上に設けられた、ディスプレイバネル(LCD)13を表示制御制御する表示制御回路(LCD-CONT)である。

【0040】17はシステム全体の制御を司る情報処理装置(MPU)であり、ここではタブレット(TAB)11上のペン(PEN)12操作に伴うタブレット制御回路(TAB-CONT)15からの座標情報を入力し、表示データを表示制御回路(LCD-CONT)16に出力して、タブレット(TAB)11上の座標入力をディスプレイバネル(LCD)13の表示画面上に反映させる。

【0041】図2乃至図4はそれぞれ上記第1実施形態に於ける要部の配置構成を示す図であり、図2はタブレット(TAB)11とディスプレイバネル(LCD)13と表示制御用プリント基板(PCB)14とを一体化したペン入力モジュールの裏面の配置構成例を示し、図3は同モジュールの裏面の配置構成例を示し、図4は図2及び図3のZ-Z'断面に沿う断面構成を示す。尚、図1と同一部分には同一符号を付してその説明を省略する。

【0042】図2乃至図4に於いて、13A乃至13

C、及び31、32はそれぞれディスプレイバネル(LCD)13の構成要素をなすもので、13AはLCDセルル(LCD-CELL)、13BはLCDセル(LCD-CELL)、13AのX方向の表示をドライブするXドライバIC31を実装したXドライバTCP(Fape Controller Package)(XD)、13CはLCDセル(LCD-CELL)13AのY方向の表示をドライブするYドライバIC32を実装したYドライバTCP(YD)である。

10 【0043】14A、14Bはそれぞれ表示制御用プリント基板(PCB)14を構成するもので、14AはXドライブ用プリント基板(X-PCB)、14BはYドライブ用プリント基板(Y-PCB)である。

【0044】21はXドライブ用プリント基板(X-PCB)14AとYドライブ用プリント基板(Y-PCB)14Bとの間で、ディスプレイバネル(LCD)13の表示信号を受け渡す接続ケーブル(CAB)である。

【0045】22は表示制御用プリント基板(PCB)14と情報処理装置本体(MPU)17との間の信号授受に供される接続コネクタ(CON)であり、ここでは、表示制御用プリント基板(PCB)14に実装された、タブレット制御回路(TAB-CONT)15、及び表示制御回路(LCD-CONT)16と、情報処理装置本体(MPU)17との間で各種信号の授受が行なわれる。具体的には、タブレット(TAB)11上のペン(PEN)12操作に伴うタブレット制御回路(TAB-CONT)15からの座標情報を情報処理装置本体(MPU)17に入力され、情報処理装置本体(MP

30 U)17から出力される表示データが表示制御回路(LCD-CONT)16に送給されて、タブレット(TAB)11上の座標入力がディスプレイバネル(LCD)13の表示画面上に反映される。尚、この接続コネクタ22を設けることなく、直接フラットケーブルを接続する構成であってもよい。

【0046】23はタブレット(TAB)11とタブレット制御回路(TAB-CONT)15との間の信号授受に供されるタブレット接続ケーブルであり、この実施形態では、タブレット制御回路(TAB-CONT)15が実装されたYドライブ用プリント基板(Y-PCB)14Bとタブレット(TAB)11との間に配線される。

【0047】31はXドライバTCP(XD)13Bに実装された、LCDセル(LCD-CELL)13AのX方向の表示をドライブするXドライバICであり、32はYドライバTCP(YD)13Cに実装された、LCDセル(LCD-CELL)13AのY方向の表示をドライブするYドライバICである。

【0048】41はLCDセル(LCD-CELL)13Aとタブレット(TAB)11との間に適度の隙間を

50

確保するために設けられた保護スペースである。ここで上記図1乃至図4に示す第1実施形態に於けるペン入力部の構造と作用を説明する。

【0049】この種ペン入力情報処理装置に於けるペン入力部は、ディスプレイパネル（LCD）13を介しタブレット（TAB）11上でペン（PEN）12を移動操作することにより、そのペン（PEN）12の座標位置情報をタブレット制御回路（TAB-CONT）15を介して情報処理装置本体（MPU）17に入力される。【0050】情報処理装置本体（MPU）17は、タブレット制御回路（TAB-CONT）15より受けた座標位置情報を表示情報から入力情報内容を認識し、各アプリケーションに対応した座標情報を使用して、表示制御回路（LCD-CONT）16に、必要な表示情報を出し、ディスプレイパネル（LCD）13の画面表示制御を行なう。

【0051】この際の情報処理装置本体（MPU）17とタブレット制御回路（TAB-CONT）15、及び表示制御回路（LCD-CONT）16の信号授受は、表示制御用プリント基板（PCB）14と情報処理装置本体（MPU）17との間の信号授受に供される接続コネクタ22、及びこのコネクタ22に接続されたケーブルを介して行なわれる。

【0052】尚、この実施形態においては、ペン（PEN）12に、電池、高周波発振器、コイル等を内蔵し、ペンから発生する磁場をタブレット（TAB）11で検出する電磁誘導方式のタブレットを使用するものとする。この電磁誘導方式に於けるタブレットについての説明は従来技術の項で既に説明しているので、ここではその説明を省略する。

【0053】本発明は、タブレット（TAB）11をディスプレイパネル（LCD）13と表示制御用プリント基板（PCB）14とを統合一体化したペン入力モジュールの構造に加えて、タブレット（TAB）11の制御を行なうタブレット制御回路（TAB-CONT）15、及びディスプレイパネル（LCD）13を駆動制御する表示制御回路（LCD-CONT）16を同一のプリント基板上に実装した構造を特徴とするものであり、従って、例えばタブレットのコントローラ回路等がタブレット本体とは別に必要な構造であれば、前述したいずれの方式によるタブレットであっても本発明の第1の実施形態を実現することができる。

【0054】図2及び図3は本発明の第1実施形態に於けるLCD装置とタブレットを一体化したペン入力モジュールの構造例を示す図であり、図2はタブレット（TAB）11とディスプレイパネル（LCD）13と表示制御用プリント基板（PCB）14とを一体化したペン入力モジュールの裏面の配置構成例を示し、図3は同モジュールの裏面の配置構成例を示している。又、図4は図2及び図3のZ-Z'断面に沿う断面構成を示してい

る。

【0055】ディスプレイパネル（LCD）13は、大きく分けてLCDセル（LCD-CELL）13Aと表示制御用プリント基板（PCB）14（Xドライブ用プリント基板（X-PCB）14A、及びYドライブ用プリント基板（Y-PCB）14B）で構成されている。

【0056】従来LCDモジュールにはLCDの制御回路に必要な部品のみを搭載し、他のモジュールの部品を搭載することはなかった。具体的には、前記PCBには、前記TCPにて接続された、XドライバIC131及びYドライバIC32に相当するドライバICやLCD用電源回路、LCD制御回路等のみを搭載していた。

【0057】本発明では、Yドライブ用プリント基板（Y-PCB）14Bに、タブレット（TAB）11を駆動するタブレット制御回路（TAB-CONT）15を搭載し、タブレット接続ケーブル23を用いて前記タブレット（TAB）11と前記タブレット制御回路（TAB-CONT）15とを接続する。

【0058】この実施形態ではYドライブ用プリント基板（Y-PCB）14Bにタブレット制御回路（TAB-CONT）15を搭載しているが、Xドライブ用プリント基板（X-PCB）14Aにタブレット接続ケーブル23を搭載しても機能的になら問題はない。

【0059】Yドライブ用プリント基板（Y-PCB）14Bにタブレット制御回路（TAB-CONT）15を搭載することで、タブレット（TAB）11とディスプレイパネル（LCD）13を一体化したペン入力モジュールを実現することができる。

【0060】このタブレット（TAB）11とディスプレイパネル（LCD）13を一体化したペン入力モジュールから情報処理装置本体（MPU）17への回路接続は、接続コネクタ22を用いて行なう。

【0061】上記実施形態では、前記接続コネクタ22を用いて情報処理装置本体（MPU）17と接続しているが、タブレット接続ケーブル23のようなフラットケーブルを用いて情報処理装置本体（MPU）17と接続することも可能である。

【0062】上記したような実施形態の構造とすることにより、タブレット（TAB）11とディスプレイパネル（LCD）13を1本にしたペン入力モジュールの情報処理装置本体（MPU）17への回路接続をYドライブ用プリント基板（Y-PCB）14Bからの1本のケーブルで行なうことができ、従来のようにLCDモジュールとタブレット装置から別々のケーブルで接続する必要がなくなるため、製造工数を削減して、生産性の向上が図れ、結果的にコストを下げることができる。

【0063】又、Yドライブ用プリント基板（Y-PCB）14Bにタブレット制御回路（TAB-CONT）15を実装することで、タブレット（TAB）11とディスプレイパネル（LCD）13の部品実装面積を、從

米のような別々の基板に実装した構造に比して小さくすることができる、より小型・軽量化された携帯型の情報処理装置が実現できる。

【0064】上記した実施形態では、ディスプレイパネル(LCD)13に折り曲げTCPを使用し、図4に示すように、LCDセル(LCD-CELL)13Aと、表示制御用プリント基板(PCB)14を構成するXドライバ用プリント基板(X-PCB)14A及びYドライバ用プリント基板(Y-PCB)14Bとでタブレット(TAB)11を挟み構成しているが、折り曲げのないストレートのTCPを用いたLCD装置であっても上記した実施形態を適用できる。

【0065】次に、図5及び図6を参照して本発明の第2実施形態を説明する。図5は本発明の第2実施形態における要部の構成図を示す図であり、図6は図5のY-Y'線上に沿う断面構成を示す。尚、図1乃至図4と同一部分には同一符号を付してその説明を省略する。

【0066】図5及び図6において、11Nはプリント基板によって構成されたタブレット(TAB)であり、ここでは、当該タブレット(TAB)11Nを構成するプリント基板に、タブレット制御回路(TAB-CONT)15、及び表示制御回路(LCD-CONT)16が実装される。

【0067】このタブレット(TAB)11Nを構成するプリント基板に実装された、タブレット制御回路(TAB-CONT)15、及び表示制御回路(LCD-CONT)16は、接続コネクタ22を介して回路しない情報処理装置(MPU)に回路接続される。

【0068】この第2実施形態による構造は、タブレット(TAB)11Nを構成するプリント基板に、タブレット制御回路(TAB-CONT)15、及び表示制御回路(LCD-CONT)16が実装されることから、前述した第1実施形態に示したような表示制御用プリント基板(PCB)14を必要としない。

【0069】上記図5及び図6に示す第2実施形態において、基本的な動作は、前述した第1実施形態と同様であるため、ここではその説明は省略する。上記第2実施形態においても電磁誘導方式のタブレットを使用するが、特に電磁誘導方式に限るものではなく、タブレット本体が基板で構成されている方式のタブレットであれば実現可能である。

【0070】従来、LCDとタブレット装置の組み合わせによるペン入力装置においては、LCDの制御回路がLCDモジュール内のPCBに実装され、タブレットの制御回路が情報処理システム本体の基板またはタブレット用ミニ基板に実装されていた。しかし、もともとタブレット自体が基板で構成されているにも拘らず、タブレットには制御機能をもつ回路が実装せざり、別々の基板により構成されていたので実装スペースに無駄があった。更にLCD装置に於いても、ペン入力の情報処理機

器では、通常、タブレットとLCDが重ね合わせ一体化して使用されているが、タブレットとLCDとでそれぞれ別の基板を使用して各種制御部品を実装していため、システム全体の実装に無駄があった。

【0071】本発明の第2実施形態によるペン入力情報処理装置では、上述したように、タブレット(TAB)11Nを構成するプリント基板に、タブレット制御回路(TAB-CONT)15、及び表示制御回路(LCD-CONT)16が実装される。

【0072】電磁誘導方式のタブレットは、前述したように、基板上に配線パターンが施してある(従来技術の説明ではコイルと称していた)だけの回路であるため、この基板に上記実施形態のように、タブレット制御回路(TAB-CONT)15を実装しても、タブレットの機能を低下させることはない。

【0073】更にLCDセル(LCD-CELL)13Aからは、XドライバTCP(XD)13Bと、YドライバC32を接続するためのYドライバTCP(YD)13Cをそれぞれ前記タブレット(TAB)11Nに接続する。

【0074】前記タブレット(TAB)11Nを構成するプリント基板には、表示制御回路(LCD-CONT)16を実装し、各TCPから必要な信号をLCDセル(LCD-CELL)13Aへ配線する。

【0075】ディスプレイパネル(LCD)13の配線に付いても、前述した理由により、タブレットの周辺部品をLCD配線領域として使用することでタブレットの機能を低下させることはない。

【0076】LCDセル(LCD-CELL)13Aとタブレット(TAB)11Nとの接続状態を図6に示している。この際、LCDセル(LCD-CELL)13Aとタブレット(TAB)11Nとの間に絶縁スペーサーをおく必要があるが、図6ではその絶縁スペーサーを略している。

【0077】タブレット制御回路(TAB-CONT)15と表示制御回路(LCD-CONT)16から、情報処理装置(MPU)への回路接続は接続コネクタ(CON)を用いて行なう。この回路接続は前述した第1実施形態と同様に、コネクタではなくフラットケーブルを使用して行なっても何問題はない。

【0078】上記した第2実施形態によれば、タブレット(TAB)11Nを構成するプリント基板に、タブレット制御回路(TAB-CONT)15、及び表示制御回路(LCD-CONT)16を搭載することで、LCDと素子とタブレットの基板面積を少なくすることができ、装置の小型化、軽量化が図れる。

【0079】又、LCDとタブレットを一体化することができる、更にシステム本体との接続を1本のケーブルで行なうことができるため情報処理装置への組み込みを簡単に行なうことができ、システム全体の生産性を向上で

きる。

【0080】又、タブレット制御回路がタブレット基板に直接実装されているため、従来まで必要だったタブレットとタブレット制御回路との接続テーブルが必要なくなる。更に、従来技術では、この接続ケーブルに、外部からノイズがかかるため、配線長をなるべく短くする必要があったが、上記した第2実施形態では、専用ケーブルを用いた配線を必要としないので、タブレットの座標検出精度を向上させることができるとともに、部品点数を削減できる。

【0081】尚、上記した実施形態のペン入力情報処理装置は、タブレットとLCD表示装置の組み合わせを例にとってが、LCD表示装置に限らず、例えばフラズマディスプレイやE-Lパネル等のフラットパネルディスプレイ等であっても実現が可能である。

【0082】

【発明の効果】上記したように本発明によれば、ペン入力の情報処理機器に於いて、タブレットとLCDに必要な絶対面積を削減できることから、装置全体の構成を簡素化でき、かつコンパクト化できることとともに、タブレットの基板とタブレット制御回路との接続ケーブル長を短縮でき、当該接続ケーブルで給っていたノイズを抑えてタブレットの座標検出精度を向上させることができる。更にタブレット及びLCDの制御回路が搭載された基板とシステム本体との間の回路接続を1本の接続ケーブルで行なうことができ、タブレット及びLCDの情報処理装置への組み込み作業が簡素化され生産性の向上が図れる。

【0083】即ち、本発明によれば、表示装置の制御用回路（例えばLCDのドライバICや電源回路等）を搭載する基板と同一の基板上に、タブレットの制御用回路（例えばタブレットコントローラチップ等）を搭載することで、LCDとタブレットの周辺制御回路の基板面積を少なくし、装置の小型・軽量化を図ることができる。

【0084】又、表示装置の制御用回路（例えばLCDのドライバICや電源回路等）を搭載する基板と同一の基板上に、タブレットの制御用回路（例えばタブレットコントローラチップ等）を搭載し、前記LCDとタブレットの制御回路を搭載した基板とシステム本体との接続ケーブルを1本のケーブルで行なうことで、情報処理装置の組立て作業を簡単かつ迅速化でき、量産時の製造性を改善してコストを抑えることができる。

【0085】又、ペンを入力装置として用い、座標入力を行なうタブレットが、基板で構成されているタブレットを使用した情報処理装置に於いて、前記タブレット基板上にタブレットの制御回路（例えばタブレットコントローラチップ等）を搭載し、更にLCDの制御回路（例えばLCDのドライバICや電源回路等）を搭載することで、LCDとタブレットで基板面積を少なくし、シ

ステム全体のコストの低減及び軽量化を実現できる。

【0086】又、タブレットに必要なコントロール回路とフラットパネルディスプレイに必要なドライバ周辺回路とを單一の基板上に構成して、当該基板とフラットパネルディスプレイによりタブレットを挿み込むことにより、装置全体の構成を簡素化できるとともに、フラットパネルディスプレイとタブレットとの間に基板を介させず、タブレットをフラットパネルディスプレイの表示面に近接して重ね配置できるので、ペンとタブレットとの間の距離を短縮でき、これによりS/N比の向上並びに座標入力精度の向上が図れる。

【図面の簡単な説明】

【図1】本発明の第1実施形態によるペン入力情報処理装置の構成を示すブロック図。

【図2】上記第1実施形態に於ける要部の配置構成を示すもので、タブレット（TAB）11とディスプレイパネル（LCD）13と表示制御用プリント基板（PCB）14とを一体化したペン入力モジュールの裏面の配置構成例を示す図。

【図3】上記第1実施形態における要部の配置構成を示すもので、タブレット（TAB）11とディスプレイパネル（LCD）13と表示制御用プリント基板（PCB）14とを一体化したペン入力モジュールの裏面の配置構成例を示す図。

【図4】上記第1実施形態に於ける要部の配置構成を示すもので、上記図2及び図3のZ-Z'面上に沿う断面構成を示す図。

【図5】本発明の第2実施形態に於ける要部の配置構成を示す図。

【図6】図5のY-Y'面上に沿う断面構成を示す図。

【図7】電磁誘導方式によるタブレットの歯略構成を示す図。

【図8】電磁誘導方式によるタブレットの歯略構成を示す図。

【図9】従来技術によるペン入力装置の構成説明図。

【図10】従来技術によるペン入力装置の構成説明図。

【特許の説明】

1.1. 11N…タブレット（TAB）、

12…ペン（PEN）、

13…ディスプレイパネル（LCD）、

13A…LCDセル（LCD-CELL）、

13B…XドライバTCP（XD）、

13C…YドライバTCP（YD）、

14…表示制御用プリント基板（PCB）、

14A…Xドライバ用プリント基板（X-PCB）、

14B…Yドライバ用プリント基板（Y-PCB）、

15…タブレット制御回路（TAB-CONT）、

16…表示制御回路（LCD-CONT）、

17…情報処理装置本体（MPU）、

21…接続ケーブル（CAB）、

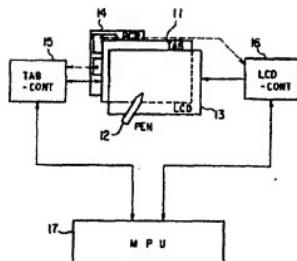
50 1.2…接続ケーブル（CAB）、

15
2 2…接続コネクタ(CON)、
2 3…接続ケーブル(CAB)、
3 1…XドライバIC、

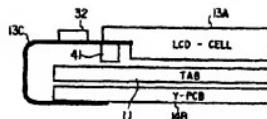
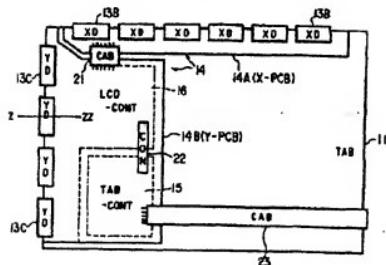
16
3 2…YドライバIC、
4 1…保護スペーサー。

【図1】

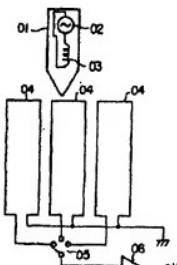
【図4】



【図2】

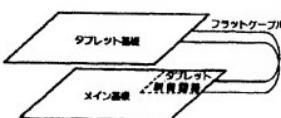
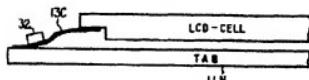


【図7】



【図6】

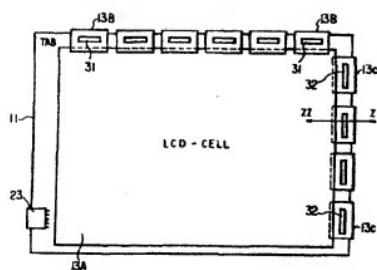
【図9】



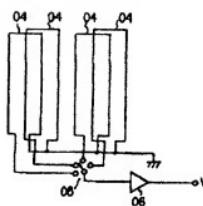
(10)

特開平9-319498

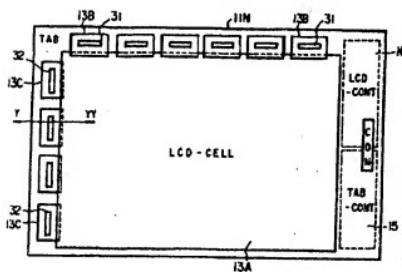
【図3】



【図8】



【図5】



【図10】

